

# IMP - Synchron-Serielles Interface

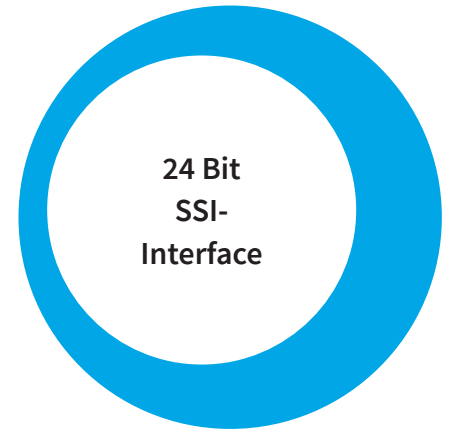


Das IMP-SSI Modul (Synchron-Serielles Interface) enthält eine 24-Bit SSI-Schnittstelle.

Über einen Ausgang (ClkSSI) werden Impulspakete ausgegeben und am Eingang (DataIN) werden die 24-Bit Daten eingelesen.

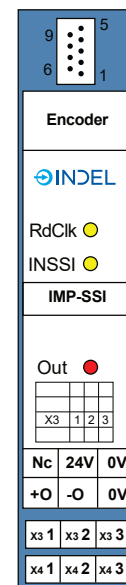
Anwendungsbeispiel: Erfassen von Dreh- und Winkelbewegungen mit einer Auflösung von 24-Bit (16'777'216 Schritte)

# IMP-SSI



Technische Daten	
Nennspannung	24V DC (18 ... 34V)
Stecker (X1)	D-Sub 9-Polig, female
Minimaler Eingangsstrom	10mA
Interface	SSI
Maximale Auflösung	24 Bit
Freigabe-Ausgang U <sub>I</sub> MAX	5 ... 34V, 1A
5V Speisung X1, Pin 9	max. 200mA
Stromaufnahme	80mA@24V (Kartenspeisung) 18mA@24V (I/O Speisung, ohne Last)
Lokale Diagnostik	Status von: Clock, Eingang SSI, Ausgang
Betriebstemperatur	0 ... +45 °C
Lagertemperatur	-20 ... 70 °C
relative Feuchtigkeit	95%, keine Kondensation
EMV	EN 50081-2 / EN 50082-2
Schutzart	IP 20
Abmessungen	HxTxB = 114.5x99x17.5

## Anschlussbeispiel



**Stecker X1  
D-Sub 9-Pol  
Female**

**Stecker X3  
Stecker X4**

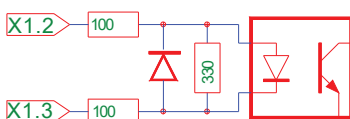
Zusätzlich ist ein Freigabe-Ausgang auf dem Modul vorhanden. Dieser kann z.B. für das Freigeben einer Achse verwendet werden.

Andere Bit-Raten, wie z.B. 12 Bit oder 25 Bit sind als Option erhältlich.

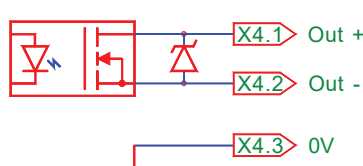
Weitere Installationshinweise finden Sie in der Indel Aufbau-Richtlinie und in der Indel-Verdrahtungsrichtlinie.

Pinout X1	
Pin 1	Shield
Pin 2	DataIN+
Pin 3	DataIN-
Pin 4	ClkSSI+
Pin 5	ClkSSI-
Pin 6	nc
Pin 7	nc
Pin 8	0 V
Pin 9	+5 V

### Beschaltung Eingänge



### Beschaltung Freigabe-Ausgang



Indel-Nr.	Label & Option
609929802	IMP-SSI SSI