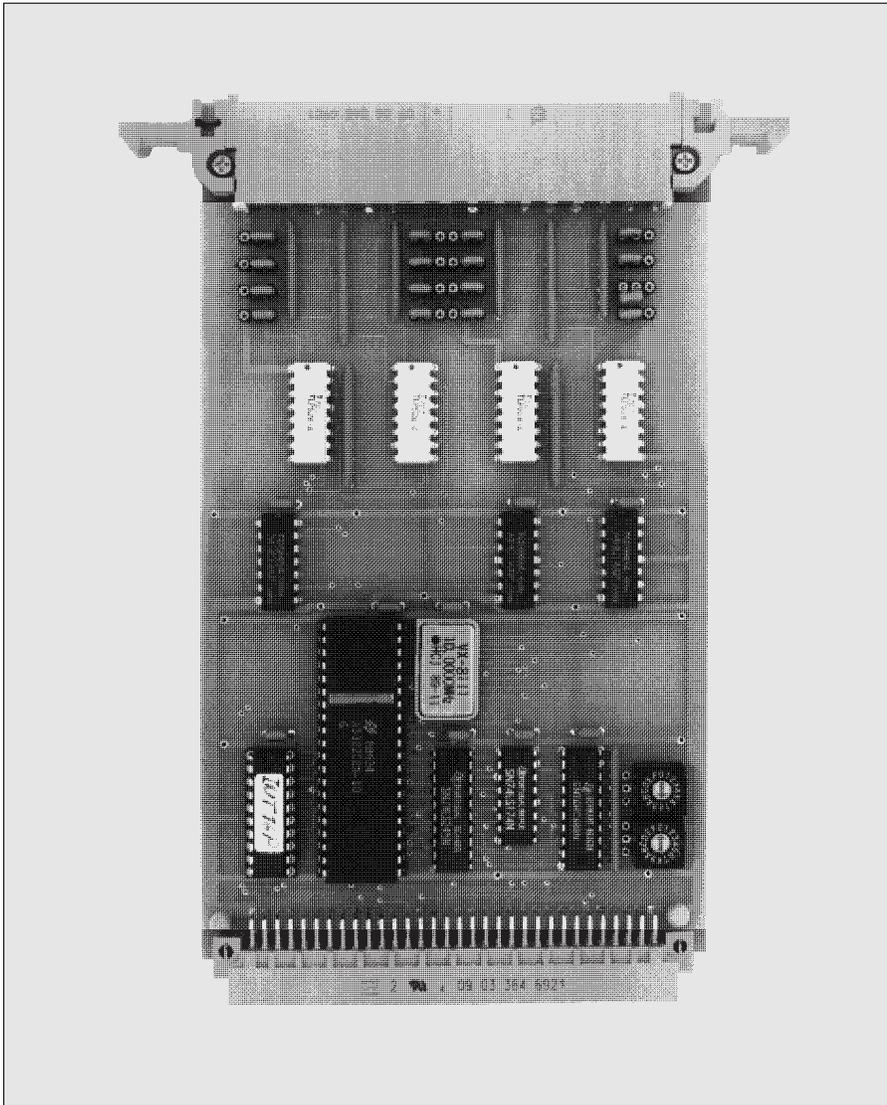


Interrupt-16NP

INT-16NP



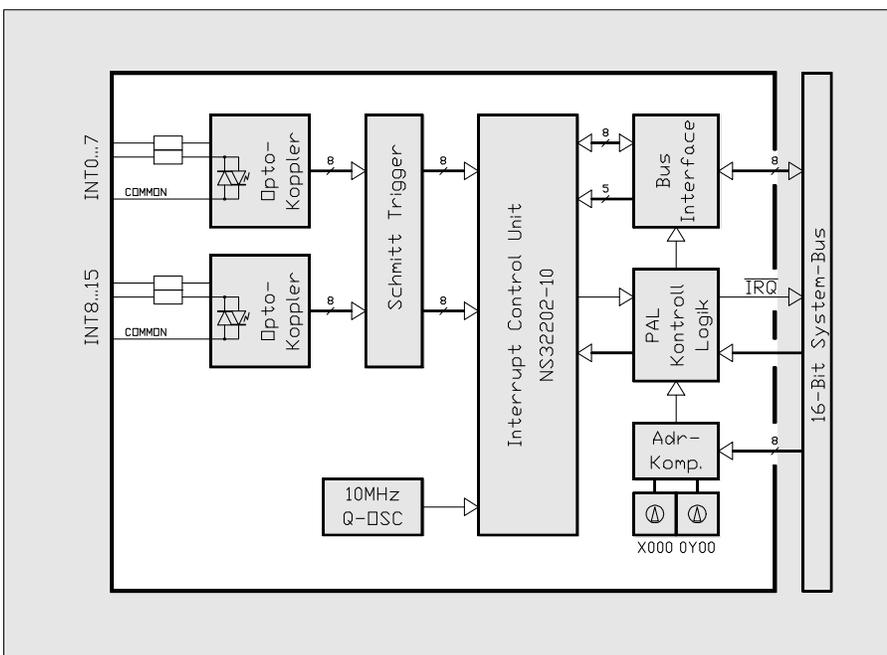
Anwendung

Die Interrupt-16P Karte dient für die Erfassung besonders zeitkritischer Endschalter oder sehr kurzer Eingangsimpulse. Die Interrupt-Eingänge sind in zwei Gruppen unterteilt, die sowohl untereinander als auch gegen den Rechner mit Optokoppler galvanisch getrennt sind. Sie sind über einen Schmitt Trigger direkt auf die Interrupt Control Unit NS32202 auf der Karte geschaltet. Diese ICU bietet alle Trigger-Varianten pro Eingang und zusätzlich zwei 16-Bit oder einen 32-Bit Timer. Die Karte unterstützt dabei die Kaskadierbarkeit der ICU's von National und bietet damit optimale Reaktionszeit für alle Interrupts (bis zu 240 Interrupts). Die Kartenadresse ist XY00, wobei das X und Y mit Drehschaltern auf der Karte eingestellt werden kann.

Technische Daten

- 16 Eingänge in vier Gruppen
- N-Kanal oder P-Kanal Schalter
- Galvanisch getrennt
- Eingangsspannung 12..36V
- Optokoppler-Eingänge
- H/L-Level oder R/F-Edge Trigger
- 2x16-Bit oder 1x32-Bit Timer
- Eigener 10MHz Q-Oscillator
- Speisung +5V/320mA max.
- Stecker DIN 41612
- Bauform F, 32-polig

Bestell-Nr. 608909400



INDEL AG
Tüfiwis 26
CH-8332 Russikon
Tel. +41 44 956 20 00
Fax. +41 44 956 20 09 August 2011

Interrupt-16NP

INT-16NP

	a		c	
1		GND		GND
2		+5V		+5V
3				
4				
5				
6				
7				
8				
9	B	A/D - 7	I	A/D - 15
10	B	A/D - 6	I	A/D - 14
11	B	A/D - 5	I	A/D - 13
12	B	A/D - 4	I	A/D - 12
13				
14	B	A/D - 3	I	A/D - 11
15	B	A/D - 2	I	A/D - 10
16	B	A/D - 1	I	A/D - 9
17	B	A/D - 0	I	A/D - 8
18			I	ST1
19				
20			O	!IRQ
21				
22				
23				
24				
25	I	IDS	I	ODS
26				
27	I	!ADS		
28				
29				
30			I	!INIT
31		+5V		+5V
32		GND		GND

Speisung

+5V, 315mA (alle IRQ aktiv)

Lager-/Betriebs-Temperatur

-20...+80/0...+70 Grad Celsius

Eingänge

Schaltwelle: 3.5V

Schaltverzögerung Ein 50us
Aus 80us

PNP-Eingänge: Pull-Pins auf GND

NPN-Eingänge: Pull-Pins auf 24V

Die zwei 8-Bit Gruppen sind galvanisch getrennt. Deshalb mindestens 1 Pull-Pin pro Gruppe anschliessen.

Adressierung

Kartenadresse XY00

Drehschalter S1 = X000

S2 = 0Y00

Besonderes

Die beiden ICU-NS32202 müssen entsprechend als Master und Slave-ICU initialisiert werden!

!IRQ

Muss auf CPU-IRQ1 (Pin 22c) verdrahtet werden. Im System muss die EIR-Interrupt Software geladen werden.

ST1

Muss auf CPU-ST1 (Pin 18c) verdrahtet werden.

Cout

Wird nicht benötigt.

Stecker 1

Bus-Stecker
DIN 41612, Typ C-64

	b		z	
2	I	IR0		PULL
4	I	IR1		PULL
6	I	IR2		PULL
8	I	IR3		PULL
10	I	IR4		PULL
12	I	IR5		PULL
14	I	IR6		PULL
16	I	IR7		PULL
18	I	IR8		PULL
20	I	IR9		PULL
22	I	IR10		PULL
24	I	IR11		PULL
26	I	IR12		PULL
28	I	IR13		PULL
30	I	IR14		PULL
32	I	IR15		PULL

Stecker 2

Peripherie-Stecker
DIN 42612, Typ F-48

1	IC-A3	74LS245N	
1	IC-A1	74ALS688N	
1	IC-A2	74LS174N	
1	IC-A5	GAL 16V8-25	
1	IC-A4	ICUNS32202-10	
3	ICB1-B3	74HC14N	
4	OC1-OC4	TLP 620-4	
1		IC-Sockel	40-polig
1	Q1	Quarz	10MHz
2	S1,S2	Codierschalter	42J41G
5	RN1-RN5	Wid.Array.	9x4,7 K'Ohm 10pin
4	RN6-RN9	Wid.Array.	4x4,7 K'Ohm 8-pin
16	C1-C16	Ker.Kond.	10nF
9	CC1-CC9	Ker.Kond.	100nF
2	C17,C18	Tantal-Kond.	10uF/25V
1		Messerleiste	64-polig
1		Messerleiste	48-polig
2		Rastelement	L+R
1		Print	89094

