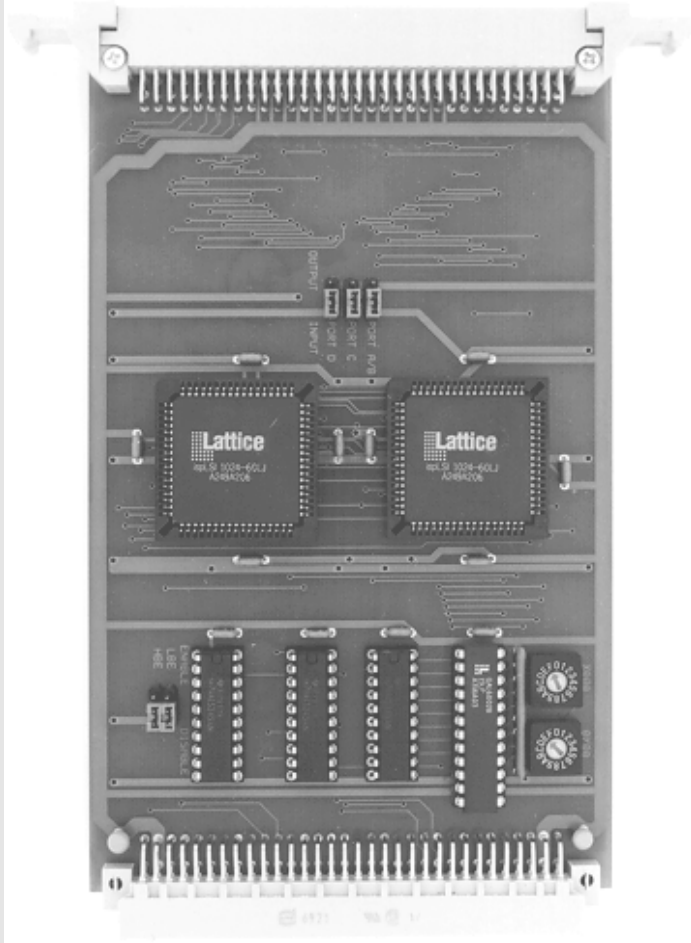


TTL INPUT/OUTPUT - 64

TTLIO64



Anwendung

Mit der TTLIO64-Karte kann man 64 TTL Ein- oder Ausgänge ansprechen, das heisst also, dass entweder ein Lese- oder Schreibzyklus verwendet werden kann. Sie ist die Ersatzkarte zur RAM-IO 77120. Die Ein-Ausgänge sind in vier Ports unterteilt: Port A/B, Port C und D. Port A/B ist "Word"-weise, Port C und D "Byte"-weise ansprechbar. Die Karte kann also wahlweise als INPUT oder OUTPUT-fähig konfiguriert werden. Die Konfiguration der einzelnen Ports ist denkbar einfach zu handhaben. Auf dem Print sind die Ports beschriftet und mit Hilfe von Jumper kann die jeweilige Einstellung vorgenommen werden. Auf der Karte sind ausserdem 2 Adress-Schalter vorhanden. Der Drehschalter X ist auf Position F, der Drehschalter Y auf Position E zu setzen. Diese Konfiguration erlaubt die Erkennung des aufgesteckten Adressstecker

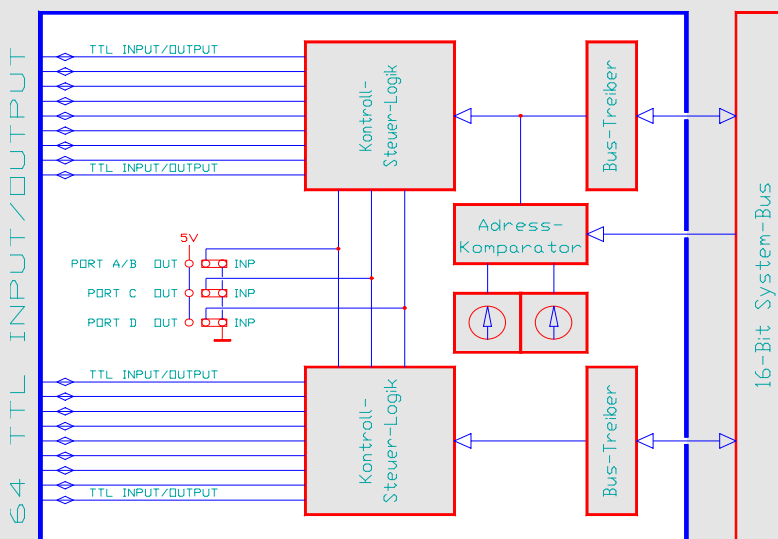
Technische Daten

- 64 TTL Ein-Ausgänge
- variable I/O-Konfiguration
- Port A/B 16-Bitweise konfigurierbar
- Port C/D 8-Bitweise konfigurierbar
- Speisung +5V/___mA typ.
- Peripherie-Stecker DIN 41612 C-96

Bestell-Nr. 93145

INDEL AG
Tüfwis 26
CH-8332 Russikon
Tel. 01-956 20 00
Fax. 01-956 20 09

Oktober 1993



TTL INPUT/OUTPUT - 64

TTLIO64

	a		c	
1		GND		GND
2		+5V		+5V
3				
4	I	K14	I	K13
5	I	K12	I	K11
6	I	K10	I	K9
7				
8				
9	B	A/D - 7	B	A/D - 15
10	B	A/D - 6	B	A/D - 14
11	B	A/D - 5	B	A/D - 13
12	B	A/D - 4	B	A/D - 12
13				
14	B	A/D - 3	B	A/D - 11
15	B	A/D - 2	B	A/D - 10
16	B	A/D - 1	B	A/D - 9
17	B	A/D - 0	B	A/D - 8
18				
19			O	!INTR
20				
21				
22			I	!LBE
23			I	!HBE
24				
25	I	IDS	I	ODS
26				
27	I	!ADS		
28				
29				
30			I	!INIT
31		+5V		+5V
32		GND		GND

Speisung

+5V,

Lager-/Betriebs-Temperatur

-20...+80/0...+60 Grad Celsius

Adressierung

Drehschalter X: Position F

Drehschalter Y: Position E

Diese Adressierung erlaubt die Erkennung des aufgesteckten Adresssteckers

I/O-Konfiguration

Port A/B: 16-Bitweise als INPUT oder OUTPUT zu betreiben

Port C und Port D: 8-Bitweise als INPUT oder OUTPUT zu betreiben

Besonderes

Die Jumper für LBE und HBE sind in der DISABLE-Position zu lassen(werkseitige Einstellung)

Stecker 1

Bus-Stecker
DIN 41612, Typ C-64

	a	b	c		
1	GND	I/O	PB07	I/O	PA00
2	GND	I/O	PB06	I/O	PA01
3	GND	I/O	PB05	I/O	PA02
4	GND	I/O	PB04	I/O	PA03
5	GND	I/O	PB03	I/O	PA04
6	GND	I/O	PB02	I/O	PA05
7	GND	I/O	PB01	I/O	PA06
8	GND	I/O	PB00	I/O	PA07
9	+5V	I/O	PD07	I/O	PC00
10	+5V	I/O	PD06	I/O	PC01
11	+5V	I/O	PD05	I/O	PC02
12	+5V	I/O	PD04	I/O	PC03
13	+5V	I/O	PD03	I/O	PC04
14	+5V	I/O	PD02	I/O	PC05
15	+5V	I/O	PD01	I/O	PC06
16	+5V	I/O	PD00	I/O	PC07
17	+5V	I/O	PD15	I/O	PC08
18	+5V	I/O	PD14	I/O	PC09
19	+5V	I/O	PD13	I/O	PC10
20	+5V	I/O	PD12	I/O	PC11
21	+5V	I/O	PD11	I/O	PC12
22	+5V	I/O	PD10	I/O	PC13
23	+5V	I/O	PD09	I/O	PC14
24	+5V	I/O	PD08	I/O	PC15
25	GND	I/O	PB15	I/O	PA08
26	GND	I/O	PB14	I/O	PA09
27	GND	I/O	PB13	I/O	PA10
28	GND	I/O	PB12	I/O	PA11
29	GND	I/O	PB11	I/O	PA12
30	GND	I/O	PB10	I/O	PA13
31	GND	I/O	PB09	I/O	PA14
32	GND	I/O	PB08	I/O	PA15

Stecker 2

Peripherie-Stecker
DIN 41612, Typ C-96

2	IC-B1, B2	ispLSI 1024-60LJ
3	IC-A2,A3,A4	74ALS245N
1	IC-A1	GAL 6002B-15
1	RN1	Rn 9x4.7 K 10P
2	C1, C2	C 10uF/25V
12	C3 - C14	C 100nF
2	S1, S2	S 42J41G
2		Socket PLCC-68
1		Socket DIL-24
5		Jumper
5	J1,2, 3, 4, 5	Stiftleiste 1R
1	ST1	Stecker C-64m
1	ST2	Stecker C-96
1		Print 93145

